

## 2013 年安徽大学 819 数字电路与逻辑设计考研试题（回忆版）

本试题由 kaoyan.com 网友 695936987 提供

### 一、3 个填空题（15 分）

1. 十进制转换
2. BCD 码的转换
3. 编码地址的容量

### 二、5 个问答。（25 分）还有两个记不太清

1. 竞争冒险
2. CMOS 的画图
3. 施密特触发器的画图

### 三、分析题（注：要会画波形图 40 分）

### 四、设计题（四个 70 分）

1. 计数器
2. 加减计数器的设计
3. 序列信号发生器
4. 不懂

以上试题来自 kaoyan.com 网友的回忆, 仅供参考, 纠错请发邮件至 [suggest@kaoyan.com](mailto:suggest@kaoyan.com)。